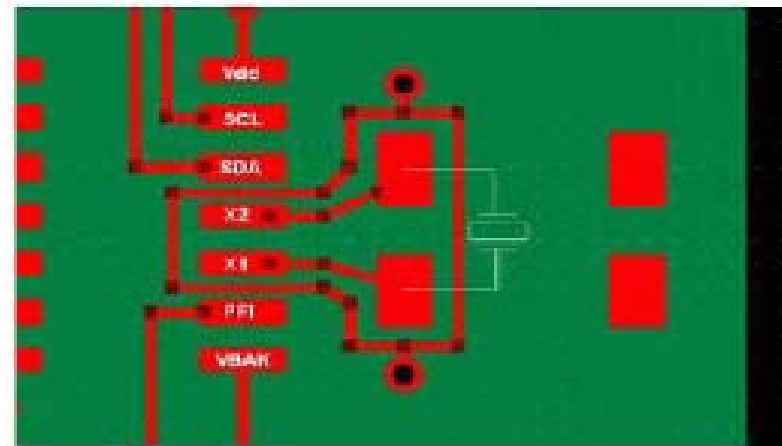
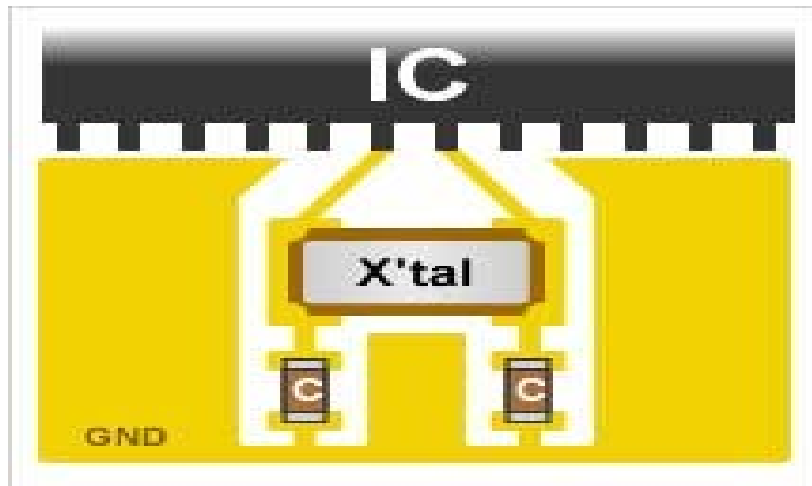


解決對策

YIC

重要的是在產品設計的階段中，使用實際採用的半導體、電路基板、Crystal進行振盪電路評估試驗。首先，基板設計將成為重點。設計基板時，請注意以下事項：

- ①振盪電路（Crystal、振盪電容）應配置在振盪IC（MPU等）附近。
- ②基板佈線應最短且不交叉（從IC Pin算起10 mm以內）。
- ③在Crystal的下部基板配置GND。



如果設計中不注意以上事項，將引起不起振、振盪不穩定、頻率不準確等各種故障。